**ERA-Praktikum, Projekt 2 – VHDL – Protokoll**

*Viertes Treffen – 13.05.2018*

Ziel:

* Finalisierung der Spezifikation

Ablauf:

* Arbeiten an verschiedenen Teilen, Zusammenfügen der einzelnen Komponenten, Kontrolle des bisherigen Textes

Ergebnis:

* Fertige Spezifikation